

José Alberto Benítez Andrades

Vicerrectorado de Internacionalización y Compromiso Global

José Alberto Benítez Andrades, natural de Granada (1988), es Profesor Titular de Universidad de la Universidad de León, adscrito al Área de Ingeniería de Sistemas y Automática. Ingeniero en Informática (2010), Máster en Lenguajes y Sistemas Informáticos (2013) y en Ingeniería y Ciencia de Datos (2021) y Doctor en Ingeniería de Producción y Computación (2017) por la Universidad de León.

Sus líneas de investigación son la inteligencia artificial, ingeniería del conocimiento y web semántica, aplicadas especialmente al ámbito de la salud. Es autor de más de 80 artículos científicos, 30 de ellos son comunicaciones en congresos nacionales e internacionales y los 50 restantes indexados en revistas de alto impacto. Es secretario de la Sociedad Española de Inteligencia Artificial en Biomedicina (IABiomed) y dispone de un sexenio de investigación vivo (2015-2020).

En esta línea, desde el punto de vista internacional, José Alberto ha participado como parte del comité organizador y comité científico de más de 15 congresos internacionales, siendo miembro del Steering Committee del CBMS (Computer-Based Medical Systems). Desde hace unos años es editor asociado en las revistas PeerJ Computer Sciences (Q2 en el JCR) y BMC Medical Informatics & Decision Making (Q3 en el JCR) y ha realizado más de 300 revisiones de artículos en diferentes revistas científicas. A lo largo de los años ha participado en diferentes proyectos regionales y europeos. Actualmente es miembro colaborador del equipo investigador del proyecto Horizonte Europa REMODEL (2023-2025) y miembro del equipo en la alianza Europea de Universidades EURECA-PRO (2020-2023 Phase 1.0 y 2023-2027 Phase 2.0), dentro del paquete de trabajo relacionado con la investigación. Además, ha realizado dos estancias de investigación de 6 meses de duración cada una en el L3S Research Center asociado a la Universidad de Hannover (Alemania) entre los años 2021 a 2023. Una de las estancias fue financiada por el Ministerio de Universidades a través de las becas de movilidad competitivas José Castillejo (convocatoria de 2021).

En lo que a docencia se refiere, ha impartido más de 1.500 horas de docencia en 17 asignaturas, 12 de ellas en 5 grados diferentes y las 5 restantes en 3 másteres diferentes.

Dispone de un quinquenio docente y, hasta el momento, tiene una calificación media de 4,25 sobre 5 en las evaluaciones docentes realizadas a lo largo de 10 cursos académicos. Ha dirigido un total de 67 Trabajos Fin de Grado (TFGs) y 22 Trabajos Fin de Máster (TFMs). Actualmente dirige 8 tesis doctorales. Ha sido miembro de más de 60 tribunales de TFGs y TFMs y de 7 Tesis Doctorales. Además, ha realizado una estancia docente en la Universidad de XiangTan (China) y ha sido miembro de 2 proyectos de innovación docente, uno de ellos premiado por el Consejo Social como el mejor Proyecto de Innovación Docente (2019).

En el ámbito de la transferencia y experiencia profesional, José Alberto trabajó en la empresa privada entre los años 2009 y 2018, compaginando su trabajo con la docencia como profesor asociado desde el año 2013 y con la realización de su tesis doctoral entre los años 2013 y 2017. Desde el año 2018 ha colaborado y sido investigador principal en distintos artículos 83 (LOU), actuales artículos 60 (LOSU), con diferentes entidades privadas.

En lo que a gestión se refiere, es coordinador de tercer curso del Grado en Ingeniería Informática, de tres destinos Erasmus (Roma, Florencia y Cagliari) y de las prácticas externas en el Grado en Ing. Informática desde el año 2018. También es Coordinador del Grado en Ingeniería de Datos e Inteligencia Artificial desde el año 2021. Además, es Subdirector 2º de la Escuela de Ingenierías Industrial, Informática y Aeroespacial desde principios del año 2023 y Vicedecano de Comunicación del Colegio Profesional de Ingenieros en Informática de Castilla y León (CPIICyL).

